

АННОТАЦИЯ К РАБОЧЕЙ ПРОГРАММЕ УЧЕБНОЙ ДИСЦИПЛИНЫ ОПЦ.02. АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ

1. Область применения программы:

Рабочая программа учебной дисциплины является частью ППССЗ по специальности СПО 09.02.07 Информационные системы и программирование.

2. Место учебной дисциплины в структуре образовательной программы:

дисциплина входит в общепрофессиональный цикл профессиональной подготовки.

3. Показатели освоения учебной дисциплины.

Результатом освоения учебной дисциплины является овладение общими (ОК) и профессиональными (ПК) компетенциями:

Код	Умения	Знания
ОК 1. ОК 2. ОК 4. ОК 5. ОК 9.	получать информацию о параметрах компьютерной системы;	базовые понятия и основные принципы построения архитектур вычислительных систем;
ПК 5.2. ПК 5.6. ПК 5.7. ПК 6.5. ПК 7.1. ПК 7.3.	подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы;	типы вычислительных систем и их архитектурные особенности;
	производить установку и настройку программного обеспечения компьютерных систем	организацию и принцип работы основных логических блоков компьютерных систем;
		процессы обработки информации на всех уровнях компьютерных архитектур;
		основные компоненты программного обеспечения компьютерных систем;
		основные принципы управления ресурсами и организации доступа к этим ресурсам

4. Максимальная учебная нагрузка обучающегося 96 часов, в том числе:

- обязательная аудиторная учебная нагрузка обучающегося 60 часов.

5. Литература:

1. Гуров, В. В. Архитектура микропроцессоров : учебное пособие / В. В. Гуров. — 3-е изд. — Москва, Саратов : Интернет-Университет Информационных Технологий (ИНТУИТ), Ай Пи Ар Медиа, 2020. — 326 с.
— ISBN 978-5-4497-0303-3. — Текст : электронный // Электронно- библиотечная система IPR BOOKS : [сайт]. — URL: <http://www.iprbookshop.ru/89419.html> (дата обращения: 06.01.2020). — Режим доступа: для авторизир. Пользователей
2. Гуров, В. В. Архитектура и организация ЭВМ : учебное пособие для СПО / В. В. Гуров, В. О. Чуканов. — Саратов : Профобразование, 2019. — 184 с. — ISBN 978-5-4488-0363-5. — Текст : электронный // Электронно-библиотечная система IPR BOOKS : [сайт]. — URL: <http://www.iprbookshop.ru/86191.html> (дата обращения: 06.01.2020). — Режим доступа: для авторизир. Пользователей
3. Лошаков, С. Периферийные устройства вычислительной техники / С. Лошаков. — Москва : Интернет-Университет Информационных Технологий (ИНТУИТ), 2016. — 419 с. — ISBN 2227-8397. — Текст : электронный // Электронно-библиотечная система IPR BOOKS : [сайт]. — URL: <http://www.iprbookshop.ru/62822.html> (дата обращения: 06.01.2020). — Режим доступа: для авторизир. Пользователей

4. Авдеев, В. А. Периферийные устройства: интерфейсы, схемотехника, программирование / В. А. Авдеев. — 2-е изд. — Саратов : Профобразование, 2019. — 848 с. — ISBN 978-5-4488-0053-5. — Текст : электронный // Электронно-библиотечная система IPR BOOKS : [сайт]. — URL: <http://www.iprbookshop.ru/88002.html> (дата обращения: 06.01.2020). — Режим доступа: для авторизир. пользователей